

Riester hilft Dienstleistern in der Gesundheitsvorsorge und Krankenversorgung weltweit mit innovativen und qualitativ hochwertigen diagnostischen Instrumenten und Geräten das Leben ihrer Patienten zu verbessern. Durch Innovation, führende Technik und höchste Standards sind wir unseren Kunden verpflichtet und setzen mit unseren Produkten Maßstäbe.

Für den **Standort Jungingen** suchen wir zum nächstmöglichen Termin einen

Hardware-Ingenieur FPGA / μ C (m/w)

Ihr Aufgabenfeld:

- Erstellung eigenständiger Lösungskonzepte für Schaltungen, Hardwarekomponenten, Geräte und komplexe Systeme
- Rechnergestützter Schaltungs- und Leiterplattenentwurf von komplexen Elektronik-Schaltungen in modernen Simulationsumgebungen
- Modellierung und Anforderungsanalyse von Bauelementen und Schaltungen
- Inbetriebnahme, Charakterisierung, Optimierung und Test von Elektronik-Schaltungen
- Erstellung von Fertigungs- und Prüfdokumentationen
- Planung und Durchführung von Systemtests (EMV, Funktionalität) bis zur CE-Zertifizierung

Ihr Profil:

- Studium als IngenieurIn Elektrotechnik – Elektronik – Informationstechnik oder ähnlicher technischer Fachrichtungen
- Fundierte Fachkenntnisse in der analogen und digitalen Schaltungstechnik und Elektronik
- mehrjährige Erfahrung auf den Gebieten EMV-gerechter Leiterplattendesign und FPGA/Mikrocontroller Entwicklung
- Erfahrung im Umgang mit moderner Messtechnik
- Layout-Kenntnisse im Umgang mit Eagle, Mentor Graphics oder Altium Designer
- Grundkenntnisse in der Programmiersprache C/C++
- Kenntnisse auf dem Gebiet CAD-Design sind wünschenswert
- Eine eigenständige, engagierte, zielorientierte und gut strukturierte Arbeitsweise, eine bereichsübergreifende und qualitätsbewusste Denkweise sowie Teamfähigkeit runden Ihr Profil ab.
- Deutsch und Englisch beherrschen Sie gut in Wort und Schrift

Wir bieten:

- Arbeiten in einem innovativen Team mit sehr angenehmen Unternehmensklima, kurzen Entscheidungswegen und flachen Hierarchien
- Vielseitiges Aufgabengebiet mit herausfordernden Aufgaben in einem Zukunftsmarkt
- Moderner Arbeitsplatz mit leistungsgerechter Vergütung

Kontakt: Herr Dr.-Ing. Phat Tran / Email: tran@riester.de / Tel.: 07477 9270-48

Rudolf Riester GmbH, Sitz Jungingen, Amtsgericht Stuttgart HRB 727981 Geschäftsführer: Dr. Dominik Beck

Commerzbank AG, Balingen
IBAN: DE33 6534 1204 0121 0632 00
SWIFT/BIC: COBADEFFXXX
BLZ 653 412 04 - Kto.-No. 121063200

Deutsche Bank AG Albstadt-Ebingen
IBAN: DE46 6537 0075 0011 3118 00
SWIFT/BIC: DEUTDESS653
BLZ 653 700 75 - Kto.-No. 0113118

Erfüllungsort für Lieferung und
Zahlung: Jungingen
Gerichtsstand: Hechingen.
Die Ware bleibt bis zur vollständigen
Bezahlung unser Eigentum.